



Location:
Gdańsk



**Attractive
compensation**



**Be part of a
great team**

We are looking for Students interested in electronics and latest silicon technologies to join our Physical Implementation IC Design Team for paid internship. You will receive a chance to become a part of a team that develops IC masks in world's cutting-edge microelectronic technologies for products such as: current and next generations of USB, PCIe, DP, HDMI, D/C/M-PHY. It's a great opportunity to work closely with best-in-class engineers and learn and understand:

- ☐ How IC devices look in silicon and how to design good layout,
- ☐ How to work with latest Synopsys EDA tools,
- ☐ Process of designing standard libraries that may be used in multiple instances,
- ☐ Process of designing layout of complicated analog structures, such as comparators, voltage regulators etc.,
- ☐ Highest physical verification standards.

Key Qualifications

- ☐ At least 3rd year of electronics, telecommunication, automatics or similar,
- ☐ Basic knowledge of electronics subjects,
- ☐ Good analytical thinking,
- ☐ English level for reading technical documentation,
- ☐ Willingness to learn and develop,
- ☐ Personal culture.

Contact

We offer

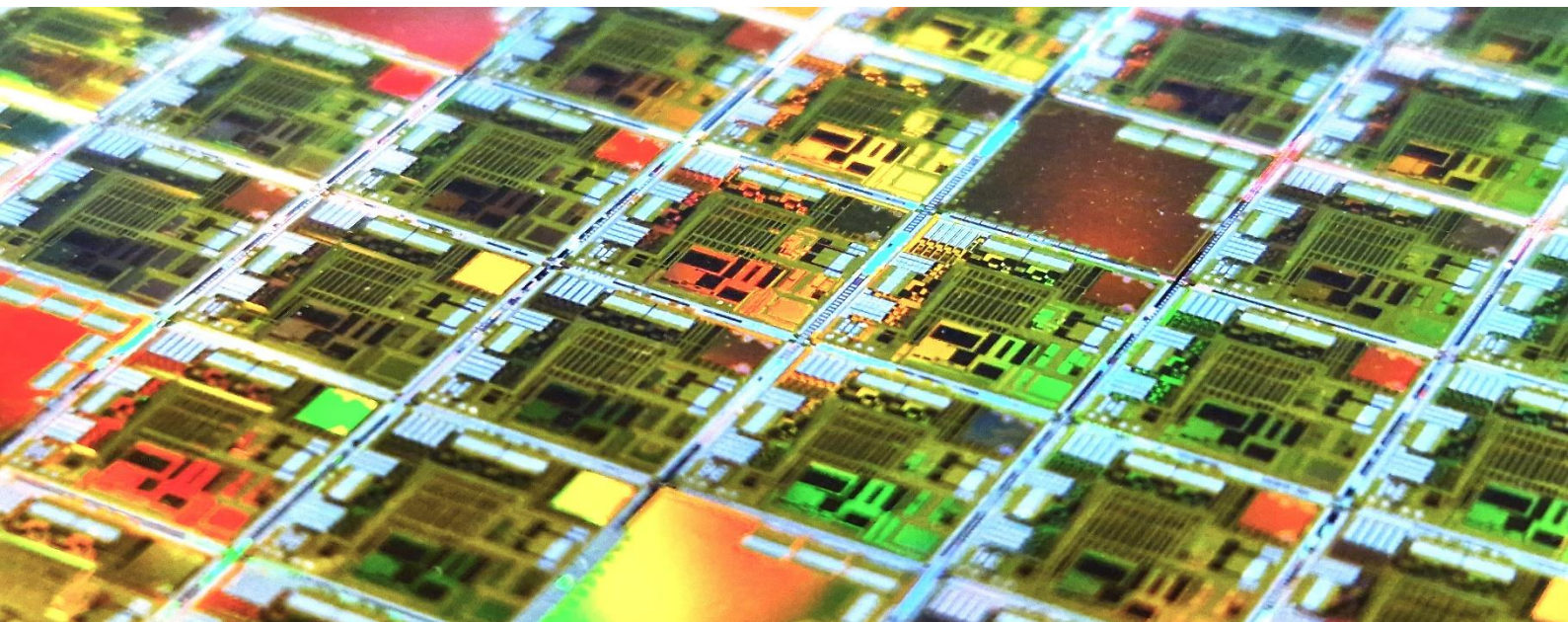
- ☐ A lot of knowledge and true industry skill training in the biggest IP provider in the world,
- ☐ Work with world class tools and advanced chip technologies,
- ☐ Great team spirit,
- ☐ Paid internship,
- ☐ Possibility for longer cooperation as IC layout design engineer after internship.

<https://www.synopsys.com/careers.html>

Search for open positions in Layout in Gdańsk!

Office:

Synopsys Poland,
Arkońska 6 / A4, Gdańsk



Location:
Gdańsk



Attractive
compensation



Be part of a
great team

Analog Design Engineer (PLL)

Zespół PLL zajmuje się projektowaniem układów pętli sprzężenia fazowego (Phase Locked Loop), które są wykorzystywane jako źródło referencyjnego sygnału zegarowego o wysokiej częstotliwości. Projektujemy również układy linii opóźniających DLL (Delay Locked Loop), multiplexery fazy (phase mixers), przetworniki DAC, oscylatory oraz układy cyfrowe. Nasze projekty wykorzystywane są w: USB2, USB3, USB4, PCIe, DDR, HDMI, Display Port i wielu innych. Z naszych układów korzystają urządzenia komercyjne takich firm jak: Samsung, Intel, Panasonic, Toshiba, Sandisk, Bosch itp. Wszystkie projekty są wykonywane w najnowszych, dostępnych technologiach wytwarzania układów scalonych, co pozwala na kontakt z najświeższymi dokonaniem w tym obszarze. Obecnie pracujemy nad układem transmitera PCIe4, USB 4, LPDDR5 w technologii n2 Gate All Around oraz w najnowszych technologiach firmy Intel.

Kluczowe umiejętności

- Absolwent uczelni technicznej.
- Doświadczenie w projektowaniu urządzeń elektrycznych.
- Zainteresowanie projektowaniem układów scalonych i chęć rozwoju w tym kierunku.
- Podstawowa znajomość oprogramowania SPICE.
- Podstawowa znajomość systemów UNIX.

Dokładniejsze informacje jak przygotować się na rozmowę rekrutacyjną znajdują się na drugiej stronie.

Kluczowe umiejętności miękkie

- Umiejętność komunikowania się i budowania relacji z zespołem.
- Język angielski na poziomie komunikatywnym.
- Umiejętność szybkiego uczenia się.
- Efektywne rozwiązywanie problemów.
- Analityczne myślenie.

Twoja rola

- Tworzenie projektów układów scalonych na podstawie otrzymanych specyfikacji.
- Weryfikowanie zaproponowanych schematów ideowych za pomocą wewnętrznych narzędzi.
- Przenoszenie gotowych rozwiązań na fizyczny projekt.
- Modelowanie i weryfikowanie fizycznych projektów. przed przekazaniem ich do produkcji.
- Otrzymasz niezbędne szkolenie oraz wsparcie Buddy'ego, dzięki któremu wdrożysz się w nasze systemy i narzędzia.

Kontakt

Synopsys Poland
Arkonska Business Park
ul. Arkońska 6/A4
80-387 Gdańsk
CV -> bsobala@synopsys.com lub
magdas@synopsys.com

- | | | | |
|----------------------|---------------------------|--------------------------|-------------------------------------|
| ✓ Career growth path | ✓ Flexible working hours | ✓ Medical insurance | ✓ Opportunity to buy company stocks |
| ✓ Annual bonus | ✓ Hybrid work environment | ✓ Learning opportunities | ✓ Gym allowance |



Co należy przygotować na rozmowę rekrutacyjną?

- Prezentacja swojej kandydatury (projekty z zakresu elektroniki - mogą być ze studiów, osobiste lub/i z poprzedniej pracy) – 10-15 min (PowerPoint)
- Powtórzyć informacje z zakresu:
 - działania tranzystorów MOS,
 - dzielników napięciowych,
 - podstawowych topologii wykorzystujących tranzystory: źródło prądowe, para różnicowa itd,
 - działania wzmacniaczy operacyjnych,
 - zagadnień dotyczących stabilności układów elektronicznych.